

Fe de Erratas del Libro: ELECTRÓNICA DIGITAL. *J. Mira Mira, A.E. Delgado García, S. Dormido Bencomo, M.A. Canto Díez* (2ª Edición, Marzo 2001. 1ª Reimpresión, Septiembre 2001). Editorial Sanz y Torres, S.L.

Pag.	Situación	Dice	Debe decir
27	Fig. 1.8: 1ª fila 3º cuadro “ 2ª fila 2º cuadro “ 2ª fila 2º cuadro	X(Y+X) Y·Z X·Y+ Y·Z	X(Y+Z) X·Z X·Y+ X·Z
46	Fig. 1.22: 2ª fila 2º cuadro	x_1+x_2	$x_1 \cdot x_2$
62	Ecuación [1.70]	$m_7 + m_6 = x_1 x_2 x_3 + x_1 x_2 \overline{x_3} = x_1 x_2$	$m_7 + m_6 = x_1 x_2 x_3 + x_1 x_2 \overline{x_3} = x_1 x_2$
217	Línea +2	$v_{CI} = i_{CI} R_I$	$v_{CI} = i_{CI} R_{CI}$
218	Línea +3	4.1.3. Puerta NAND en ECL	4.1.3. Puerta OR/NOR en ECL
267	Línea +5	ó del 0 al 8 y del -1 al -7 (en C-2).	ó del 0 al 7 y del -1 al -8 (en C-2).
334	Fig. 6.21: Circuito de Gestión del Acceso		La puerta AND que produce E_1 tiene que tener 3 entradas. Le falta la entrada de la señal $\overline{R_3}$
441	Fig. 8.19: ecuación (f)	$Q_{n+1} = (J \overline{Q}_n + \overline{K} Q_n) Ck$	$Q_{n+1} = (J \overline{Q}_n + \overline{K} Q_n) Ck + Q_n \overline{Ck}$
451	Fig. 8.25: ecuación (e)	$Q_{n+1} = Ck (T \overline{Q}_n + \overline{T} Q_n)$	$Q_{n+1} = Ck (T \overline{Q}_n + \overline{T} Q_n) + Q_n \overline{Ck}$
452	Fig. 8.26: ecuación (d)	$Q_{n+1} = Ck D$	$Q_{n+1} = Ck D + \overline{Ck} Q_n$