

2008-15(D)-GS-6

En relación a los anchos de palabra de la CPU, puede afirmarse que

Es el n° de bits que maneja en paralelo el computador \Rightarrow b

2008-15(A)-GS-8

Fase de búsqueda de una instrucción:

comprende el conjunto de operaciones elementales a realizar para traer una instrucción desde la posición de memoria en que se encuentre hasta el registro de instrucciones de la unidad de control

\Downarrow
d

2008-25(C)-GS-7 / 2008-Sep-Res(C)-3

Las señales de nivel NO se utilizarán para:

Cargar un registro con la información presente en las entradas del mismo \Rightarrow d

2008-Sep(A)-GS-18

Capacidad de una memoria de 16 k palabras y 16 bit ancho palabra

$$16 \text{ kpal} \Rightarrow 2^{14} = 16384 \Rightarrow 16384 \times 16 = 262144 \Rightarrow 256 \text{ k} \Rightarrow \underline{c}$$

2008-15(A)-AD-5

un computador con 16 bits en bus direcciones puede direccionar:

$$2^{16} = 65536 \text{ palabras} \Rightarrow \underline{d}$$

2008-15(A)-AD-10

un computador de 25 MHz tarda en ejecutar una instrucción 8 ciclos de reloj. ¿Cuánto tarda en ejecutar 1 instrucción?

$$25 \text{ MHz} \Rightarrow \frac{1}{25 \cdot 10^6} \Rightarrow T = \frac{1}{25 \cdot 10^6} = 320 \text{ ns} \Rightarrow \underline{a}$$

E.EBC.2008-1

2008-25(C)-AO-6

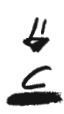
Una memoria está estructurada en palabras de 8 bits y tiene una capacidad de 128 kbit. ¿cuántas líneas de dirección tiene?

$$128 \text{ kbit} \Rightarrow 2^{17} \Rightarrow \frac{2^{17}}{2^8} = 2^{14} \Rightarrow 14 \text{ líneas} \Rightarrow \underline{b}$$

2008-25(C)-AO-12

Se dice que una señal es de pulso cuadrado:

Marca un instante de tiempo preciso en sincronización con el reloj



2008-Sep-(C)-AO-9

Un computador tarda en ejecutar una instrucción 24 ciclos de reloj y la frecuencia de éste es 100 MHz. ¿cuánto tarda en ejecutar la inst.?

$$100 \text{ MHz} \Rightarrow \frac{1}{100 \cdot 10^6} \Rightarrow 24 \cdot \frac{1}{100 \cdot 10^6} = 240 \text{ ns} \Rightarrow \underline{d}$$

2008-Sep-Ras(A)-AO.3

Una memoria está estructurada en palabras de 16 bits y una capacidad de 256 kbit. ¿líneas de dirección?

$$256 \text{ kbit} \Rightarrow 2^{18} \Rightarrow \frac{2^{18}}{2^4} = 2^{14} \Rightarrow 14 \Rightarrow \underline{b}$$