

Exámenes de familias lógicas

1996-1^{er}S / 2003-Sep

Explicar el funcionamiento de un inversor MOS (Pg 221)

1996-2^{er}S / 1997-Sep / 2001-1^{er}S / 2003-2^{er}S

Explicar el funcionamiento de un inversor CMOS (Pg 233)

1997-2^{er}S / 2001-Sep-Pes

Transformación de NAND a NOR con CMOS (Pg 245)

Comparación entre familias (Pg 250)

1998-1^{er}S / 2000-2^{er}S

Explicar el funcionamiento de una inversora

ECL (Pg 216)

1997-1^{er}S

- Comentar la familia CMOS
- NAND 3 entradas CMOS
- Estudiar la tabla de la verdad

} (Pg 229)